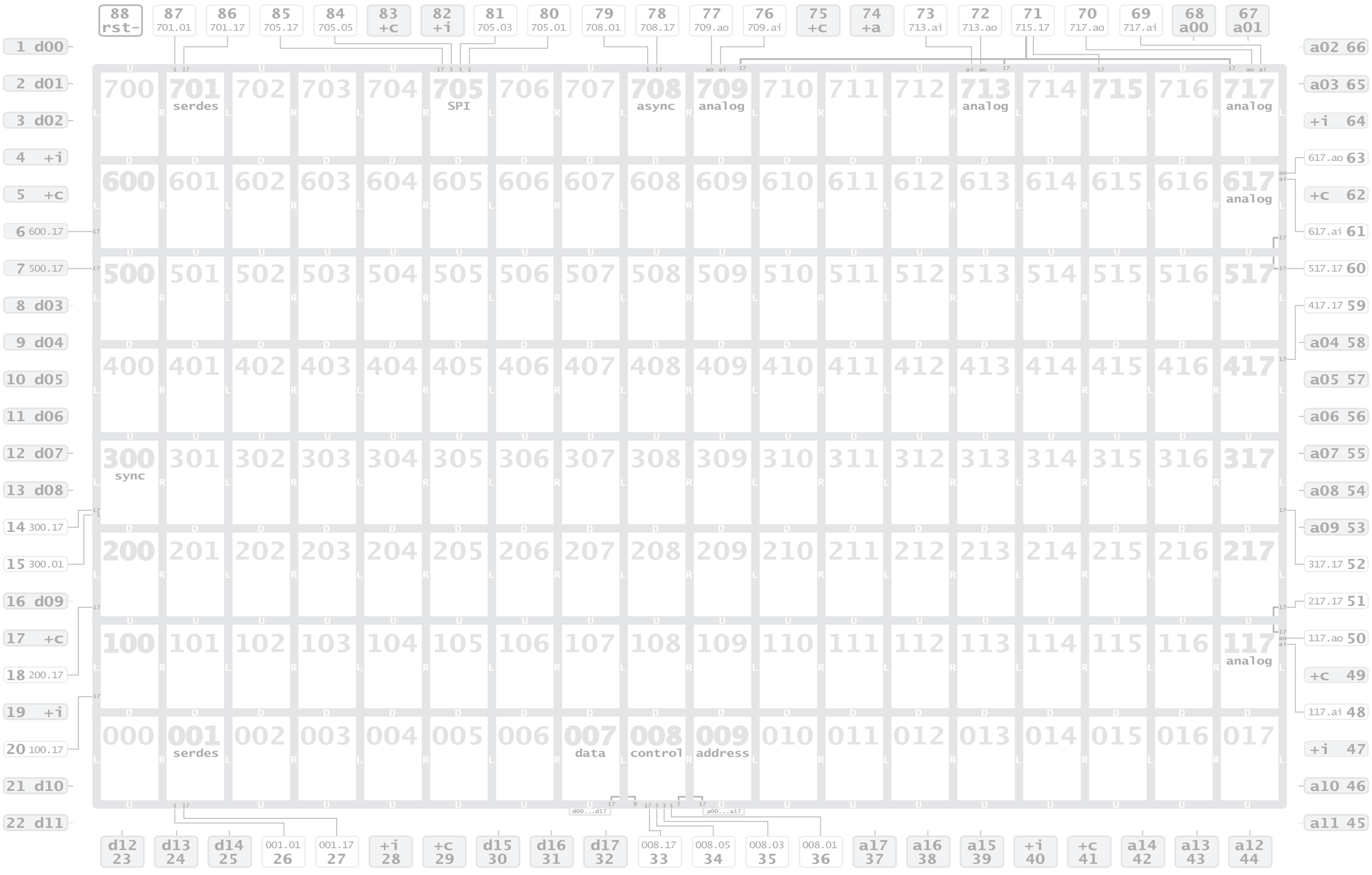
88 rst-
87 701.01
86 701.17
85 705.17
84 705.05
83 +c
82 +i
81 705.03
80 705.01
79 708.01
78 708.17
77 709.ao
76 709.ai
75 +c
74 +a
73 713.ai
72 713.ao
71 715.17
70 717.ao
69 717.ai
68 a00
67 a01
1 d00
2 d01
3 d02
4 +i
5 +c
6 600.17
7 500.17
8 d03
9 d04
10 d05
11 d06
12 d07
13 d08
14 300.17
15 300.01
16 d09
17 +c
18 200.17
19 +i
20 100.17
21 d10
22 d11
a02 66
a03 65
+i 64
617.ao 63
+c 62
617.ai 61
517.17 60
417.17 59
a04 58
a05 57
a06 56
a07 55
a08 54
a09 53
317.17 52
217.17 51
117.ao 50
+c 49
117.ai 48
+i 47
a10 46
a11 45
700 701 702 703 704 705 706 707 708 709 710 711 712 713 714 715 716 717
serdes SPI async analog analog analog
600 601 602 603 604 605 606 607 608 609 610 611 612 613 614 615 616 617
analog
500 501 502 503 504 505 506 507 508 509 510 511 512 513 514 515 516 517
400 401 402 403 404 405 406 407 408 409 410 411 412 413 414 415 416 417
300 301 302 303 304 305 306 307 308 309 310 311 312 313 314 315 316 317
sync
200 201 202 203 204 205 206 207 208 209 210 211 212 213 214 215 216 217
100 101 102 103 104 105 106 107 108 109 110 111 112 113 114 115 116 117
analog
000 001 002 003 004 005 006 007 008 009 010 011 012 013 014 015 016 017
serdes data control address
d00...d17
a00...a17
d12 23
d13 24
d14 25
001.01 26
001.17 27
+i 28
+c 29
d15 30
d16 31
d17 32
008.17 33
008.05 34
008.03 35
008.01 36
a17 37
a16 38
a15 39
+i 40
+c 41
a14 42
a13 43
a12 44